

技術の名称

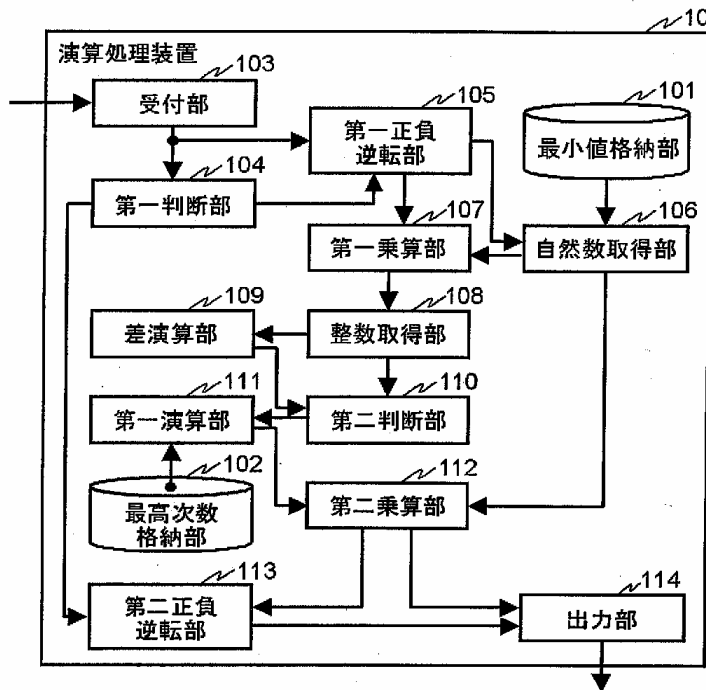
実数の逆数演算を行う演算処理装置

適用分野

発音評定装置、声楽評定装置、語学学習装置、カラオケ判定装置

- 目的 少ないメモリで、少ない演算負荷で、実数の逆数の演算を行う。
- 効果 本発明によれば、少ないメモリで、少ない演算負荷で、実数の逆数の演算ができるので、発音評定装置、声楽評定装置に極めて有用である。
- 技術概要 本発明は、実数の逆数演算を行う演算処理装置であって、この種演算に一般に用いられていた浮動小数点演算回路を用いることなく、加算、減算、乗算、除算の通常の四則演算回路を用いて自然数の逆数演算を行い、その演算を組み合わせることによって実数の逆数演算を行う。

■ 特記事項、図など



■ 主たる提供特許 特許等の名称 : 演算処理装置、音声処理装置、およびプログラム
 登録番号 :
 出願番号 : 特願2006-325342 出願日 : 平成18年12月1日
 公開番号 :

■ 実施実績 ○有、無 ■ 提供形態 ○実施許諾、×権利譲渡

お問合せ先 株式会社 国際電気通信基礎技術研究所(ATR) 経営統括部 知的財産チーム
 〒619-0288 京都「けいはんな学研都市」光台二丁目2番地2
 TEL 0774-95-2521 E-mail ; patent@atr.jp